



MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DO PARANÁ
SETOR DE CIÊNCIAS EXATAS
Departamento de Informática

Ficha 1 (permanente)

Disciplina: Arquitetura de Computadores						Código: CI1212	
Natureza: (x) Obrigatória () Optativa			(x) Semestral () Anual () Modular				
Pré-requisito: CI1210		Co-requisito:		Modalidade: (x) Presencial () Totalmente EAD () CH em EAD: _____			
CH Total: 60	Padrão (PD): 40	Laboratório (LB): 20	Campo (CP):	Estágio (ES):	Orientada (OR):	Prática Específica (PE):	Estágio de Formação Pedagógica (EFP):
CH Semanal: 4							
EMENTA							
Aritmética de inteiros e ponto flutuante, avaliação de desempenho, processador pipeline, sistemas de memória, memória cache, memória virtual, arquiteturas de alto desempenho. Gasto energético e meio ambiente.							

**OBS (1): ao assinalar a opção CH em EAD, indicar a carga horária que será à distância.*



Documento assinado eletronicamente por **EDUARDO TODT, PROFESSOR DO MAGISTERIO SUPERIOR**, em 14/03/2019, às 09:51, conforme art. 1º, III, "b", da Lei 11.419/2006.



A autenticidade do documento pode ser conferida [aqui](#) informando o código verificador **1295219** e o código CRC **3747BB53**.

Art. 9º da Resolução 30/90 - CEPE

Padrão (PD): conjunto de estudos e atividades desenvolvidos fundamentalmente nos espaços de aprendizagem considerados padrão para as modalidades de ensino presencial e de educação à distância (EAD).

Laboratório (LB): conjunto de estudos e atividades desenvolvidos fundamentalmente em espaços de aprendizagem estabelecidos com infraestrutura especializada, tais como laboratórios, oficinas e estúdios.

Campo (CP): conjunto de estudos e atividades desenvolvidos fundamentalmente mediante atividades de campo.

Estágio (ES): conjunto de estudos e atividades desenvolvidos fundamentalmente em ambientes de trabalho mediante

estágios regulados pela Lei nº 11.778, de 25 de setembro de 2008.

Orientada (OR): conjunto de estudos e atividades direcionados à vivência na atuação acadêmica e/ou profissional, em seus mais amplos aspectos, desenvolvidos em espaços educacionais internos e/ou externos à UFPR, com a participação direta de docente responsável.

Práticas Específicas (PE): conjunto de atividades de natureza prática, desenvolvidas em ambientes que apresentem restrições ao quantitativo de alunos por docente e que exijam controle rigoroso envolvendo questões de segurança, dignidade, privacidade e sigilo e/ou atenção do docente individualizada ou a pequenos grupos para desenvolvimento do processo de ensino-aprendizagem, com a participação direta do docente responsável.

Estágio de Formação Pedagógica (EFP): conjunto de estudos e atividades desenvolvidas fundamentalmente no âmbito da educação básica, sob a forma de “práticas de docência” e “práticas pedagógicas de organização do trabalho escolar”, envolvendo a orientação direta docente em ações que vão desde a intermediação no acordo de colaboração entre a UFPR e os estabelecimentos de ensino, até o acompanhamento sistemático e processual do planejamento, da execução e da avaliação das atividades desenvolvidas pelos licenciandos, o que requer o contato contínuo e presencial do professor nos diferentes campos de estágio e conseqüentemente a limitação de alunos por turma.

BIBLIOGRAFIA BÁSICA (mínimo 03 títulos)

David A. Patterson e John L. Hennessy. Arquitetura de computadores: uma abordagem quantitativa. Rio de Janeiro (RJ): Elsevier, 2014. ISBN: 978-85-352-6122-6.

David A. Patterson e John L. Hennessy. Organização e projeto de computadores : a interface hardware/software. Rio de Janeiro : Elsevier : Campus 2014., 2014. ISBN: 9788535235852.

Roberto A. Hexsel. Sistemas digitais e microprocessadores. Didática: n.77. Curitiba: Ed. UFPR, 2012., 2012.

BIBLIOGRAFIA COMPLEMENTAR (mínimo 05 títulos)

Mohammed Ferdjallah. Introduction to Digital Systems : Modeling, Synthesis, and Simulation Using VHDL. Wiley, 2011. ISBN: 9780470900550.

Volnei A. Pedroni. Eletrônica digital moderna e VHD. Rio de Janeiro; Elsevier, 2010., 2008. ISBN: 9788535234657.

Peter J. Ashenden. Digital Design (VHDL) : An Embedded Systems Approach Using VHDL. Morgan Kaufmann, 2008. ISBN: 9780123695284.

David Money Harris e Sarah L. Harris. Digital Design and Computer Architecture. Morgan Kaufmann, 2007. ISBN: 9780123704979.

William Stallings. Arquitetura e organização de computadores. São Paulo: Pearson, 2010., 2010. ISBN: 9788576055648.