



MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DO PARANÁ
SETOR DE CIÊNCIAS EXATAS

Departamento de Informática

Ficha 1 (permanente)

Disciplina: Projetos de Sistemas Digitais						Código: CI1022	
Natureza: <input type="checkbox"/> Obrigatória <input checked="" type="checkbox"/> Optativa			<input checked="" type="checkbox"/> Semestral <input type="checkbox"/> Anual <input type="checkbox"/> Modular				
Pré-requisito: CI1055 / CI1068 / CI1003 / CMA111 / CM304 / CI1056 / CI1210 / CI1001 / CMA211 / CM303 / CI1057 / CI1212 / CI1002 / CI1237 / CE009 /		Co-requisito:		Modalidade: <input checked="" type="checkbox"/> Presencial <input type="checkbox"/> Totalmente EAD <input type="checkbox"/> CH em EAD: _____			
CH Total: 60 CH Semanal: 4	Padrão (PD): 40	Laboratório (LB): 20	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	Estágio de Formação Pedagógica (EFP): 0

EMENTA

Circuitos CMOS, memória RAM e ROM, técnicas de projetos de circuitos combinacionais, técnicas de projeto de circuitos sequenciais, técnicas de projeto de circuitos complexos.

**OBS (1): ao assinalar a opção CH em EAD, indicar a carga horária que será à distância.*



Documento assinado eletronicamente por **LUIZ CARLOS PESSOA ALBINI, COORDENADOR DO CURSO DE CIENCIA DA COMPUTACAO**, em 26/06/2018, às 14:11, conforme art. 1º, III, "b", da Lei 11.419/2006.



Documento assinado eletronicamente por **DANIEL WEINGAERTNER, CHEF DEPTO INFORMATICA**, em 27/06/2018, às 10:55, conforme art. 1º, III, "b", da Lei 11.419/2006.



A autenticidade do documento pode ser conferida [aqui](#) informando o código verificador **1044273** e o código CRC **AC493A2F**.

Art. 9º da Resolução 30/90 – CEPE

Padrão (PD): conjunto de estudos e atividades desenvolvidos fundamentalmente nos espaços de aprendizagem considerados padrão para as modalidades de ensino presencial e de educação à distância (EAD).

Laboratório (LB): conjunto de estudos e atividades desenvolvidos fundamentalmente em espaços de aprendizagem estabelecidos com infraestrutura especializada, tais como laboratórios, oficinas e estúdios.

Campo (CP): conjunto de estudos e atividades desenvolvidos fundamentalmente mediante atividades de campo.

Estágio (ES): conjunto de estudos e atividades desenvolvidos fundamentalmente em ambientes de trabalho mediante estágios regulados pela Lei nº 11.778, de 25 de setembro de 2008.

Orientada (OR): conjunto de estudos e atividades direcionados à vivência na atuação acadêmica e/ou profissional, em seus mais amplos aspectos, desenvolvidos em espaços educacionais internos e/ou externos à UFPR, com a participação direta de docente responsável.

Práticas Específicas (PE): conjunto de atividades de natureza prática, desenvolvidas em ambientes que apresentem restrições ao quantitativo de alunos por docente e que exijam controle rigoroso envolvendo questões de segurança, dignidade, privacidade e sigilo e/ou atenção do docente individualizada ou a pequenos grupos para desenvolvimento do processo de ensino-aprendizagem, com a participação direta do docente responsável.

Estágio de Formação Pedagógica (EFP): conjunto de estudos e atividades desenvolvidas fundamentalmente no âmbito da educação básica, sob a forma de “práticas de docência” e “práticas pedagógicas de organização do trabalho escolar”, envolvendo a orientação direta docente em ações que vão desde a intermediação no acordo de colaboração entre a UFPR e os estabelecimentos de ensino, até o acompanhamento sistemático e processual do planejamento, da execução e da avaliação das atividades desenvolvidas pelos licenciandos, o que requer o contato contínuo e presencial do professor nos diferentes campos de estágio e conseqüentemente a limitação de alunos por turma.

BIBLIOGRAFIA BÁSICA (mínimo 03 títulos)

- [1] M Morris Mano e Charles R Kime. Logic and Computer Design Fundamentals. 2a Ed. ISBN 0130124680. Prentice Hall, 2000.
- [2] Jan M Rabaey, Anantha Chandrakasan e Borivoje Nikolic. Digital Integrated Circuits – A Design Perspective. 2a Ed. ISBN 0130909963. Prentice Hall, 2003.
- [3] Neil Weste e David Harris. CMOS VLSI Design: A Circuits and Systems Perspective. 4a Ed. ISBN 0321547748. Addison-Wesley, 2010.

BIBLIOGRAFIA COMPLEMENTAR (mínimo 05 títulos)

- [4] Peter J Ashenden. The Designer’s Guide to VHDL. 3a Ed. ISBN 978-0-12-088785-9. Morgan Kaufmann, 2008.
- [5] David Harris e Sarah Harris. Digital Design and Computer Architecture. 2a Ed. Morgan Kaufmann, 2012. ISBN: 9780123944245.
- [6] B L Jacob, S W Ng e D T Wang. Memory Systems: Cache, DRAM, Disk. ISBN 0-12-379751-3. Morgan Kaufmann, 2008.
- [7] Randy H Katz e Gaetano Borriello. Contemporary Logic Design. ISBN 978-0201308570. Prentice Hall, 2004.
- [8] R J Tocchi e N S Wiedmer. Sistemas Digitais. ISBN 8587918206. Pearson, 2003.

--