



MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DO PARANÁ
SETOR DE CIÊNCIAS EXATAS
Departamento de Informática

Ficha 2 (variável)

| | | | | | | | | | | | |
|--|----------------|---------------------|-----------------|-----------------|---------------------|--|---|-----------|--|-------------|--|
| Disciplina: Trabalho de Conclusão de Curso 2 em Sistemas Digitais | | | | | | Código: CI 1255 | | | | | |
| Natureza: | | | (X) Semestral | | | | | () Anual | | () Modular | |
| (X) Obrigatória | | | () Optativa | | | | | | | | |
| Pré-requisito: CI1055 / CI1068 / CI1003 / CMA111 / CM304 / CI1056 / CI1210 / CI1001 / CMA211 / CM303 / CI1057 / CI1212 / CI1002 / CI1237 / CE009 / CI1254 | | | Co-requisito: | | | Modalidade: (X) Presencial () Totalmente EAD () CH em EAD: _____ | | | | | |
| CH Total: 150 | Padrão (PD): 0 | Laboratório (LB): 0 | Campo (CP): 0 | Estágio (ES): 0 | Orientada (OR): 150 | Prática Específica (PE): 0 | Estágio de Formação Pedagógica (EFP): 0 | | | | |
| EMENTA | | | | | | | | | | | |
| Desenvolvimento da metodologia do trabalho de graduação em Sistemas Digitais sob orientação de um professor da área. | | | | | | | | | | | |
| PROGRAMA | | | | | | | | | | | |
| <ol style="list-style-type: none"> 1. Revisão da estrutura teórica, apresentada em TCC 1; 2. Desenvolvimento da pesquisa, conforme arcabouço desenvolvido no Trabalho de Conclusão de Curso 1 (TCC 1); 3. Produção de material para apresentação e defesa do Trabalho; 4. Formação do Trabalho para entrega e apresentação aos membros da Banca de Avaliação; 5. Entrega da versão final para a Coordenação do Curso e devida tramitação para depósito no Sistema de Bibliotecas da UFPR. | | | | | | | | | | | |
| OBJETIVO GERAL | | | | | | | | | | | |
| Desenvolver o Projeto para Trabalho de Conclusão de Curso 2 (TCC 2), conforme a pesquisa desenvolvida em TCC 1 e buscar a validação do Projeto por meio de convergência da relação teoria-prática. | | | | | | | | | | | |

OBJETIVO ESPECÍFICO

1. Revisar a pesquisa em bases teóricas, apresentada em TCC 1;
2. Preparar material conforme Normas predeterminadas na Universidade Federal do Paraná;
3. Propor novas pesquisas com base no estudo e resultados do projeto desenvolvido;
4. Defender o TCC 2, criando oportunidades acadêmicas (produção de textos e apresentações em eventos científicos).

PROCEDIMENTOS DIDÁTICOS

O(a) estudante realizará reuniões sistematizadas com o(a) orientador(a) para desenvolvimento do Projeto, conforme estabelecido na etapa anterior (TCC 1). Seguindo um cronograma (que servirá de acompanhamento sobre tarefas esperadas e tarefas executadas), o orientador definirá a data para apresentação (defesa) do Trabalho para uma Banca de avaliação, a qual terá a autonomia para avaliar o Trabalho de Conclusão de Curso 2.

FORMAS DE AVALIAÇÃO

A avaliação ocorrerá por meio de apresentação do TCC 2 para uma Banca escolhida pelo orientador. Essa Banca seguirá os indicadores de avaliação definidos (padronizados) anteriormente pela Coordenação de Curso e estabelecerá a Média Final do Trabalho e do seu Autor. (estudante). Havendo algum procedimento (adequação) sobre o conteúdo, o estudante deverá fazer os devidos ajustes, solicitados pelos integrantes da Banca e seu orientador e dentro de um prazo estabelecido, para registro da Média. A conclusão dessa etapa (TCC 2) ocorre com a devida tramitação junto a Coordenação do Curso e no Sistema de Bibliotecas da UFPR.

BIBLIOGRAFIA BÁSICA (mínimo 03 títulos)

- [1] T. Floyd. Sistemas Digitais: Fundamentos e Aplicações. Bookman, 2009. ISBN : 9788577801077.
- [2] David Harris e Sarah Harris. Digital design and computer architecture. Morgan Kaufmann, 2007. ISBN : 9780123704979.
- [3] M. Rabaey Jan, Chandrakasan Anantha e Nikolic Borivoje. Digital integrated circuits: a design perspective. Vol. 2. Pearson Education, 2003. ISBN : 0-13-090996-3.
- [4] V. Pedroni. Eletronica Digital Moderna E Vhdl. Elsevier, 2010. ISBN : 9788535234657.

BIBLIOGRAFIA COMPLEMENTAR (mínimo 05 títulos)

- [5] F.G. Capuano. Sistemas Digitais: circuitos combinacionais e sequenciais. Érica, 2014. ISBN : 9788536506289.
- [6] David Harris e Sarah Harris. Digital design and computer architecture. Vol. 2. Morgan Kaufmann, 2013. ISBN : 9780123944245.
- [7] Elliott Mendelson. Algebra booleana e circuitos de chaveamento : resumo da teoria, 150 problemas resolvidos. McGraw-Hill, 1977.
- [8] T.C. Pimenta. Circuitos Digitais: Análise e Síntese Lógica: Aplicações em FPGA. Elsevier Brasil, 2017. ISBN : 9788535266030.
- [9] Herbert Taub. Circuitos digitais e microprocessadores. McGraw-Hill, 1984.
- [10] João Antonio Zuffo. Subsistemas digitais e circuitos de pulso. Vol. 3. E. Blucher, 1980.

**OBS: ao assinalar a opção CH em EAD, indicar a carga horária que será à distância.*



Documento assinado eletronicamente por **MARCO ANTONIO ZANATA ALVES, PROFESSOR DO MAGISTERIO SUPERIOR**, em 06/11/2018, às 11:51, conforme art. 1º, III, "b", da Lei 11.419/2006.



A autenticidade do documento pode ser conferida [aqui](#) informando o código verificador **1332649** e o código CRC **390E2901**.