



MINISTÉRIO DA EDUCAÇÃO  
UNIVERSIDADE FEDERAL DO PARANÁ  
SETOR DE CIÊNCIAS EXATAS  
**Departamento de Informática**

**Ficha 2 (variável)**

Disciplina: Trabalho de Conclusão de Curso 1 em Sistemas Digitais						Código: CI 1254					
Natureza: ( X ) Obrigatória ( ) Optativa			( X ) Semestral					( ) Anual		( ) Modular	
Pré-requisito: CI1055 / CI1068 / CI1003 / CMA111 / CM304 / CI1056 / CI1210 / CI1001 / CMA211 / CM303 / CI1057 / CI1212 / CI1002 / CI1237 / CE009 /			Co-requisito:			Modalidade: ( X ) Presencial ( ) Totalmente EAD ( ) CH em EAD: _____					
CH Total: 150 CH Semanal:	Padrão (PD): 0	Laboratório (LB): 0	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 150	Prática Específica (PE): 0	Estágio de Formação Pedagógica (EFP): 0				
<b>EMENTA</b>											
Pesquisa bibliográfica, especificação e detalhamento da metodologia do trabalho de graduação em Sistemas Digitais sob orientação de um professor da área.											
<b>PROGRAMA</b>											
<ol style="list-style-type: none"> <li>1. Pesquisa sobre elementos-chave de construção do Projeto;</li> <li>2. Definição de abordagem para o TCC; Estudo sobre a estrutura de documentos acadêmicos; Formulação de linha de estudo;</li> <li>3. Estudo sobre as formas de desenvolvimento de documentos acadêmicos, conforme Normas para Trabalhos de Conclusão de Curso (TCC);</li> <li>4. Mapeamento de temas e estruturas; Palavras-chave para definição e direcionamento de Pesquisa;</li> <li>5. Cronograma de desenvolvimento de atividades do TCC;</li> <li>6. Pesquisa, estudo e desenvolvimento sobre o tema, com levantamento para referencial teórico;</li> <li>7. Apresentação da primeira parte do TCC, com a entrega e explanação do eixo estabelecido e referencial pesquisado, seguindo estrutura conforme Normas da UFPR.</li> </ol>											

**OBJETIVO GERAL**

Propiciar um mapeamento de oportunidades de Projeto, com base no conhecimento e na prospecção de temas atuais e relevantes na área de Sistemas Digitais.

**OBJETIVO ESPECÍFICO**

1. Estimular a pesquisa e a geração de projeto acadêmico, com base nos conhecimentos em sistemas digitais agregados durante o Curso;
2. Desenvolver uma estrutura teórica do TCC, seguindo diversas fontes;
3. Gerar conteúdo que subsidie a segunda etapa do TCC, por meio de um texto crítico e subsidiado pelas pesquisas em fontes de referência.

**PROCEDIMENTOS DIDÁTICOS**

O(a) estudante realizará reuniões sistematizadas com o(a) orientador(a) para definição de uma abordagem de TCC e respectivo desenvolvimento. Por meio de um cronograma (que servirá de acompanhamento sobre tarefas esperadas e tarefas executadas), estudante e orientador poderão analisar os avanços do Projeto (TCC) e realizar as devidas medidas corretivas e/ou de ajuste, quando necessárias.

**FORMAS DE AVALIAÇÃO**

A avaliação ocorrerá durante o período do TCC, com reuniões, cronogramas, acompanhamento e verificação de avanços e atendimento ao cronograma predeterminado. Outro componente de avaliação será o resultado (TCC 1) que deverá ser apresentado ao final do semestre, contendo o Projeto, Cronograma e o Referencial Teórico desenvolvido.

**BIBLIOGRAFIA BÁSICA (mínimo 03 títulos)**

- [1] T. Floyd. Sistemas Digitais: Fundamentos e Aplicações. Bookman, 2009. ISBN : 9788577801077.  
[2] David Harris e Sarah Harris. Digital design and computer architecture. Morgan Kaufmann, 2007. ISBN : 9780123704979.  
[3] M. Rabaey Jan, Chandrakasan Anantha e Nikolic Borivoje. Digital integrated circuits: a design perspective. Vol. 2. Pearson Education, 2003. ISBN : 0-13-090996-3.  
[4] V. Pedroni. Eletronica Digital Moderna E Vhdl. Elsevier, 2010. ISBN : 9788535234657.

**BIBLIOGRAFIA COMPLEMENTAR (mínimo 05 títulos)**

- [5] F.G. Capuano. Sistemas Digitais: circuitos combinacionais e sequenciais. Érica, 2014. ISBN :9788536506289.  
[6] David Harris e Sarah Harris. Digital design and computer architecture. Vol. 2. Morgan Kaufmann, 2013. ISBN : 9780123944245.  
[7] Elliott Mendelson. Algebra booleana e circuitos de chaveamento : resumo da teoria, 150 problemas resolvidos. McGraw-Hill, 1977.  
[8] T.C. Pimenta. Circuitos Digitais: Análise e Síntese Lógica: Aplicações em FPGA. Elsevier Brasil, 2017. ISBN : 9788535266030.  
[9] Herbert Taub. Circuitos digitais e microprocessadores. McGraw-Hill, 1984.  
[10] João Antonio Zuffo. Subsistemas digitais e circuitos de pulso. Vol. 3. E. Blucher, 1980.

*\*OBS: ao assinalar a opção CH em EAD, indicar a carga horária que será à distância.*



Documento assinado eletronicamente por **MARCO ANTONIO ZANATA ALVES, PROFESSOR DO MAGISTERIO SUPERIOR**, em 06/11/2018, às 11:42, conforme art. 1º, III, "b", da Lei 11.419/2006.



A autenticidade do documento pode ser conferida [aqui](#) informando o código verificador **1332638** e o código CRC **AE7CE471**.

