

CI1024 - TÓPICOS EM ARQUITETURA DE COMPUTADORES

PD: 40 - LB: 20

Ementa

Tópicos diversos, focando em temas relacionados a áreas específicas e avanços recentes na área de arquitetura de computadores.

Bibliografia

1. Hennessy, J.L. e Patterson, D.A. (2017). Organização e Projeto de Computadores. - A interface hardware/software. 5 a ed, Campus Elsevier - LTC. ISBN 9780124077263 (original), 9788535287936 (impresso), 9788535287943 (digital), ou edições anteriores. Disponível em <https://integrada.minhabiblioteca.com.br/#/books/9788595152908>
2. David A. Patterson e John L. Hennessy (2019). Arquitetura de computadores: uma abordagem quantitativa. 6 a ed. Campus Elsevier - LTC. ISBN 9780128119051 (original), 9788535291742 (impresso), 9788535291759 (digital), ou edições anteriores. Disponível em <https://integrada.minhabiblioteca.com.br/books/9788595150669>
3. Hwang, E.O. Digital Logic and Microprocessor Design with VHDL. Thomson, 2006. ISBN 978053446593 (<http://faculty.lasierra.edu/~ehwang/digitaldesign/>)

Bibliografia Complementar

1. Mohammed Ferdjallah. Introduction to Digital Systems : Modeling, Synthesis, and Simulation Using VHDL. Wiley, 2011. ISBN: 9780470900550.
2. Pedroni, Volnei A. Eletrônica Digital Moderna e VHDL. Campus Elsevier, 2010. ISBN 9788535234657
3. Peter J. Ashenden. Digital Design (VHDL) : An Embedded Systems Approach Using VHDL. Morgan Kaufmann, 2008. ISBN: 9780123695284.
4. David Money Harris e Sarah L. Harris. Digital Design and Computer Architecture. Morgan Kaufmann, 2007. ISBN: 9780123704979.
5. William Stallings. Arquitetura e organização de computadores. São Paulo: Pearson, 2010. ISBN: 9788576055648.
6. Patterson, D.A. and Hennessy, J.L. Computer organization and design: the hardware software interface - ARM(r) edition. Morgan Kaufman, 2017. ISBN 9780128017333
7. Patterson, D.A. and Hennessy, J.L. Computer organization and design: the hardware software interface - RISC-V edition. Morgan Kaufman - Elsevier, 2018. ISBN 9780128122754
8. Bryant, R.E. and O'Hallaron, D.R., Computer Systems: A Programmer's Perspective, Pearson, 2015. ISBN 978-0136108047
9. Ashenden, P. The Designer's Guide to VHDL, Third Edition. Morgan Kaufmann, 2008. ISBN 978-0120887859



10. Hexsel, R. Software Básico, Departamento de Informática, UFPR, 2017
(<http://www.inf.ufpr.br/todt/ci1212/swbas.pdf>)
11. Saito, José Hiroki. Introdução à arquitetura e à organização de computadores: Síntese do processador MIPS. Coleção UAB-UFSCar, 2017. ISBN 978-85-7600-207-9 (<http://hdl.handle.net/123456789/2665>)
12. Kann, Charles W. Introduction To MIPS Assembly Language Programming. Gettysburg College Open Educational Resources, 2015. (<https://cupola.gettysburg.edu/oer/2>)
13. Weingaertner, Daniel. Números Reais. Apostila disciplina CI164 – UFPR, 2019
(<http://www.inf.ufpr.br/todt/ci1212/ci164-01-NumerosReais.pdf>)
14. Hexsel, R. (2012) Sistemas Digitais e Microprocessadores, Ed. UFPR. ISBN 9788573353068

